**113學年度國立成功大學智慧半導體及永續製造學院**

**碩/博士生招生個人審查資料表**

\*請確認以下資料是否正確，若有誤請回上一頁修改；所填資料若與事實不符，後果請自行負責。

\*將本表PDF上傳至學校報名系統-系所指定備審資料，且於歷年成績表標示本表相關選修成績科目。

\*所填及所附資料，同意本學院辦理招生作業使用。

\*本表僅供本學院招生相關作業所用，**您仍需依簡章相關規定完成報名手續**。

\*電子學如有分(一)、(二)…，請填寫平均成績(四捨五入至小數第一位)，ex：電子學(一)85、電子學(二)91，請填88。

**\*課程不符、未修課或尚在修課，請空白**。

一、基本資料

|  |  |  |  |
| --- | --- | --- | --- |
| 報名流水號 |  | 姓名 |  |
| 報考學程 |  | 報考學位 |  |
| 學校 |  | 科系 |  |
| 就讀期間 | 年 月 至 年 月 | 歷年平均成績 |  |
| 班排名 |  | 百分比(%) |  |
| 系排名 |  | 百分比(%) |  |
| 推薦人1 |  | 職稱 |  |
| 推薦人2 |  | 職稱 |  |
| 英檢項目 |  | 成績 |  |
| 程式語言 |  |

二、相關選修成績

|  |  |  |  |
| --- | --- | --- | --- |
| 科目名稱 | 成績 | 科目名稱 | 成績 |
| FPGA |  | 電子學 |  |
| IC設計概論 |  | 電路學 |  |
| 數位IC設計 |  | 資料結構 |  |
| 類比IC設計 |  | 類神經網路 |  |
| VLSI電路設計 |  |  |  |

二、專題報告或研究

|  |  |  |
| --- | --- | --- |
| 專題報告或研究名稱 | 貢獻度 | 指導教授 |
|  |  |  |
|  |  |  |

三、著作、論文發表

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| 論文名稱／期刊或會議名稱 | 卷期/頁數/年 | 作者順位 | 貢獻度 | 指導教授 |
|  |  |  |  |  |
|  |  |  |  |  |

四、比賽、得獎、證照與實習

|  |  |
| --- | --- |
| 比賽、得獎(名次)、證照與實習 | 日期 |
| 晶片學程指定項目 | □是□否，參加教育部舉辦之IC設計競賽 | 獲獎名次 |  |  |
|  |  |
|  |  |

五、報考動機與學習目標(200字)：

|  |
| --- |
|  |